

**РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ
ОПЦ.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ**

Составитель:
АНО ПО "БИТ"

СОДЕРЖАНИЕ

1. ПАСПОРТ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ
2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ
3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

Архитектура аппаратных средств

наименование дисциплины

1.1. Место дисциплины в структуре основной профессиональной образовательной программы

Учебная дисциплина «Архитектура аппаратных средств» относится к общепрофессиональному циклу.

С целью углубления подготовки обучающегося и для обеспечения конкурентоспособности выпускника в соответствии с запросами регионального рынка труда в дисциплину дополнительно были введены часы вариативной части.

1.2. Цель и планируемые результаты освоения дисциплины:

Код ПК, ОК	Умения	Знания
ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10. ПК 4.1. ПК 4.2. ПК 5.2. ПК 5.3. ПК 5.6. ПК 5.7. ПК 6.1. ПК 6.4. ПК 6.5. ПК 7.1. ПК 7.2. ПК 7.3. ПК 7.4. ПК 7.5.	получать информацию о параметрах компьютерной системы; подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы; производить инсталляцию и настройку программного обеспечения компьютерных систем; <i>составлять основные программы на языке Ассемблера для процессора</i>	базовые понятия и основные принципы построения архитектур вычислительных систем; типы вычислительных систем и их архитектурные особенности; организацию и принцип работы основных логических блоков компьютерных систем; процессы обработки информации на всех уровнях компьютерных архитектур; основные компоненты программного обеспечения компьютерных систем; основные принципы управления ресурсами и организации доступа к этим ресурсам; <i>состав персонального компьютера.</i>

1.3. Рекомендуемое количество часов на освоение программы дисциплины

Объем работы обучающихся во взаимодействии с преподавателем 68 часов, в том числе:

- 12 часов вариативной части, направленных на усиление обязательной части программы учебной дисциплины.

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной деятельности	Объем часов
Объем образовательной программы	68
Объем работы обучающихся во взаимодействии с преподавателем	68
в том числе:	
- теоретическое обучение	22
- лабораторные работы(если предусмотрено)	-
- практические занятия(если предусмотрено)	46
- курсовая работа (проект) (если предусмотрено)	-
- самостоятельная работа ¹	-
- промежуточная аттестация (экзамен)	6

¹Самостоятельная работа в рамках образовательной программы планируется образовательной организацией с соответствии с требованиями ФГОС СПО в пределах объема учебной дисциплины в количестве часов, необходимом для выполнения заданий самостоятельной работы обучающихся, предусмотренных тематическим планом и содержанием учебной дисциплины.

2.2. Тематические план и содержание учебной дисциплины «Архитектура аппаратных средств»

4 семестр			
Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем в часах	Коды компетенций, формированию которых способствует элемент программы
Раздел 1.	Базовые понятия и основные принципы построения архитектур вычислительных систем	16	
Тема 1.1. Понятие архитектуры вычислительной системы	Содержание	2	ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10. ПК 4.1. ПК 4.2. ПК 5.2. ПК 5.3. ПК 5.6. ПК 5.7. ПК 6.1. ПК 6.4. ПК 6.5. ПК 7.1. ПК 7.2. ПК 7.3. ПК 7.4. ПК 7.5.
	Классификация ЭВМ по физическому представлению обработки информации, поколениям ЭВМ, сферам применения и методы исполнения вычислительных машин. Понятие архитектуры. Основные принципы построения архитектуры вычислительной системы.	2	
	Домашнее задание: Чтение и анализ литературы [3] стр. 5-7		
Тема 1.2 Представление информации в вычислительной системе	Содержание	4	
	Системы счисления. Непозиционные и позиционные системы счисления. Системы счисления, используемые в ЭВМ. Свойства позиционных систем счисления. Представление чисел в ЭВМ. Типы чисел: целые числа, числа с фиксированной и плавающей запятой (точкой). Коды чисел: прямой, обратный, дополнительный, двоично-десятичный.	1	
	Домашнее задание: Чтение и анализ литературы [2] стр. 87-117		
	Кодирование информации. Кодирование текстовой информации. Кодирование графической информации. Кодирование звуковой информации. Кодирование видеoinформации.	1	
	Домашнее задание: Чтение и анализ литературы [2] стр. 40-55		
	Практические занятия	2	
	1 Изучение принципов работы с системами счисления		
	2 Изучение принципов кодирования чисел		
Тема 1.3 Основные принципы управления	Содержание	4	
	Самостоятельная работа обучающихся	2	
	Изучение темы		
	Виды ресурсов вычислительной системы. Получение информации о параметрах		

ресурсами вычислительной системы	компьютерной системы. Организация доступа к ресурсам. Основные принципы управления ресурсами.			
	Практические занятия		4	
	3	Изучение способов получения информации о параметрах компьютерной системы		
Тема 1.4 Логические узлы ЭВМ и их классификация	Содержание		2	
	Базовые логические операции и схемы: «не», «или», «и», «исключающее или», таблицы истинности. Схемные логические элементы ЭВМ: регистры, вентили, триггеры, сумматоры, дешифраторы, программируемые логические матрицы, их назначение и применение.		2	
	Домашнее задание: Чтение и анализ литературы [2] стр. 62-85			
	Практические занятия		2	
	4	Изучение принципов построения и работы логических узлов ЭВМ		
Раздел 2.	Организация и принципы работы основных логических блоков компьютерных систем		18	
Тема 2.1. Организация и принципы работы процессора	Содержание		1	
	Понятие цикла фон Неймана. Реализация принципов фон Неймана в ЭВМ. Базовая логическая структура процессора. Арифметико-логическое устройство, назначение, функции. Блок местного управления и синхронизации, функции. Дешифратор команд, назначение. Регистры процессора: сущность, назначение, типы.		1	
	Домашнее задание: Чтение и анализ литературы [4] стр. 115-119			
Тема 2.2. Организация и принципы работы памяти	Содержание		5	
	Классификация типов памяти. Иерархическая структура памяти. Организация оперативной памяти, назначение, логическая структура. Основная область памяти, Upper Memory Area (UMA), дополнительная память, расширенная память. Постоянное запоминающее устройство, виды, назначение.		1	
	Домашнее задание: Чтение и анализ литературы [1] стр. 229-232, [3] стр. 36-41			
	КЭШ-память Назначение, структура, основные характеристики. КЭШ процессора. Уровни КЭШ.		1	
	Домашнее задание: Чтение и анализ литературы [3] стр. 147-150			
	Понятие адресации памяти вычислительных систем. Виды адресации. Неявная, непосредственная, прямая, косвенная, регистровая прямая и косвенная адресация. Индексная, базовая и относительная адресации. Стек, назначение, стековая адресация. Страничная адресация памяти. Сегменты данных, сегментная адресация. Виртуальная адресация, назначение, области использования: свопинг, кэширование, теневая память, отображаемая память.		1	ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10. ПК 4.1. ПК 4.2. ПК 5.2. ПК 5.3. ПК 5.6. ПК 5.7. ПК 6.1. ПК 6.4. ПК 6.5. ПК 7.1. ПК 7.2. ПК 7.3. ПК 7.4. ПК 7.5.

	Домашнее задание: Чтение и анализ литературы [1] стр. 179-186	
	Режимы работы процессора: реальный и защищенный. Адресация памяти в реальном и защищенном режимах, переключение между режимами.	2
	Домашнее задание: Чтение и анализ литературы [1] стр. 201-209	
Тема 2.3. Обмен информацией в процессорной системе	Содержание	4
	Понятие интерфейса процессора. Основные информационные магистрали: магистраль адреса, магистраль данных, магистраль управления, назначение, основные характеристики. Организация обмена информацией между процессором и устройствами. Синхронный, асинхронный и асинхронно-синхронный обмен.	1
	Домашнее задание: Чтение и анализ литературы [1] стр. 214-223	
	Методы инициализации обмена: метод последовательного опроса, обмен по прерыванию. Понятие прерывания. Виды и обработка прерываний. Понятие прямого доступа к памяти.	1
	Домашнее задание: Чтение и анализ литературы [1] стр. 255-277	
	Чипсет. Назначение, логическая структура, функции.	2
	Домашнее задание: Чтение и анализ литературы [4] стр. 314-322	
	Содержание	1
Тема 2.4. Обработка информации на всех уровнях компьютерных архитектур	Последовательная обработка информации по циклу фон Неймана. Принцип выполнения программы процессором. Выбор и дешифрация команд. Выбор данных из регистров общего назначения и памяти. Обработка данных и их запись. Выработка управляющих сигналов.	1
	Домашнее задание: Чтение и анализ литературы [4] стр. 163-188	
	Содержание	7
Тема 2.5. Основы программирования процессора	Основы программирования процессора. Этапы компиляции исходного кода в машинные коды и способы отладки. Использование отладчиков. Язык Ассемблера. Операнды, мнемокод. Структура команды на языке Ассемблера.	1
	Домашнее задание: Чтение и анализ литературы [3] стр. 220-243	
	Практические занятия	6
	5 Изучение системы команд Ассемблера. Команды пересылки данных и арифметические команды	
	6 Изучение системы команд Ассемблера. Команды обработки строк данных и команды организации циклов	
	7 Изучение системы команд Ассемблера. Команды безусловных и условных переходов	
	8 Изучение системы команд Ассемблера. Логические команды и команды сдвига	

	9	Изучение системы команд Ассемблера. Подпрограммы и прерывания		
Раздел 3.	Типы вычислительных систем и их архитектурные особенности		6	
Тема 3.1. Типы архитектур процессоров	Содержание		4	ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10. ПК 4.1. ПК 4.2. ПК 5.2. ПК 5.3. ПК 5.6. ПК 5.7. ПК 6.1. ПК 6.4. ПК 6.5. ПК 7.1. ПК 7.2. ПК 7.3. ПК 7.4. ПК 7.5.
	Типы архитектур процессоров: классическая, конвейерная, суперскалярная, параллельная. Классификация процессоров по набору команд: CISC, RISC, MISC. Классификация по Флинну.		1	
	Домашнее задание: Чтение и анализ литературы [2] стр. 134-141			
	Многоядерные процессоры. Обзор современных процессоров ведущих мировых производителей.		1	
	Домашнее задание: Чтение и анализ литературы [4] стр. 188-218			
	Самостоятельная работа обучающихся Создание презентации		2	
	Процессоры нетрадиционной архитектуры. Оптические процессоры. Биопроцессоры. Нейрокомпьютеры.			
Тема 3.2. Классификация вычислительных платформ	Содержание		2	
	Классификация вычислительных систем (ВС) в зависимости от числа потоков команд и данных: Классификация многопроцессорных ВС с разными способами реализации памяти совместного использования: системы с общей памятью (UMA), системы с распределенной памятью (NUMA). Сравнительные характеристики, аппаратные и программные особенности.		1	
	Домашнее задание: Чтение и анализ литературы [3] стр. 244-260			
	Классификация многомашинных ВС: массивно-параллельная система (MPP), кластер (COW). Назначение, характеристики, особенности. Преимущества и недостатки различных типов вычислительных систем.		1	
	Домашнее задание: Чтение и анализ литературы [3] стр. 261-266			
Раздел 4.	Состав персонального компьютера		8	
Тема 4.1. Материнская плата	Содержание		3	ОК 1, ОК 2, ОК 4, ОК 5, ОК 9, ОК 10. ПК 4.1, ПК 4.2, ПК 5.2, ПК 5.3, ПК 5.6, ПК 5.7, ПК 6.1, ПК 6.4, ПК 6.5, ПК 7.1,
	Назначение материнской платы. Устройство материнской платы. Логическая структура и взаимосвязи между компонентами. Форм-факторы материнских плат. Основные параметры, отличия и особенности.		1	
	Домашнее задание: Чтение и анализ литературы [5] стр. 24-43, [4] стр. 329-332			
	Практические занятия		2	
10	Изучение конструкции материнской платы			
Тема 4.2.	Содержание		1	

Интерфейсы периферийных устройств	Интерфейсы периферийных устройств, классификация. Виды последовательных и параллельных интерфейсов, назначение, основные характеристики. Беспроводная передача.		1	ПК 7.2, ПК 7.3, ПК 7.4, ПК 7.5.
	Домашнее задание: Чтение и анализ литературы [4] стр. 333-350, 358-395			
Раздел 5.	Обеспечение функционирования аппаратно-программных систем		14	
Тема 5.1. Сборка и подключение дополнительного оборудования к компьютерной системе	Содержание		6	ОК 1, ОК 2, ОК 4, ОК 5, ОК 9, ОК 10. ПК 4.1, ПК 4.2, ПК 5.2, ПК 5.3, ПК 5.6, ПК 5.7, ПК 6.1, ПК 6.4, ПК 6.5, ПК 7.1, ПК 7.2, ПК 7.3, ПК 7.4, ПК 7.5.
	Порядок сборки ПК. Способы подключения дополнительного оборудования к компьютерной системе. Понятие драйвера. Настройка связи между элементами компьютерной системы.		2	
	Домашнее задание: Чтение и анализ конспекта лекции			
	Практические работы		2	
	1, 2	Изучение порядка сборки ПК и подключения оборудования		
Тема 5.2. Основные компоненты программного обеспечения компьютерных систем	Содержание		8	
	Состав программного обеспечения компьютерных систем. Понятие операционной системы. Базовая система ввода-вывода (BIOS), назначение, функции. POST-проверка.		2	
	Домашнее задание: Чтение и анализ литературы [3] стр. 192-197			
	Самостоятельная работа обучающихся		2	
	Изучение темы			
	Инсталляция и настройка программного обеспечения компьютерной системы.			
	Практические работы		4	
3, 4	Изучение порядка инсталляции и настройки основного программного обеспечения компьютерных систем			
Промежуточная аттестация (экзамен)			6	
Всего:			68	

3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

3.1. Требования к минимальному материально-техническому обеспечению

Реализация программы дисциплины требует наличия лаборатории вычислительной техники, архитектуры персонального компьютера и периферийных устройств.

Оборудование лаборатории и рабочих мест лаборатории:

Стол учительский - 1 шт.

Стул учительский - 1 шт.

Кресло - 9 шт

Стул - 16 шт.

Стол компьютерный - 18 шт.

Стеллаж - 1 шт

Шкаф - 1 шт.

Плакат - 14 шт

Доска маркерная - 1 шт.

Технические средства обучения:

Компьютер SIS 650 GX iC 1700 128DR/20Gb/int vid aud/ CD52x/ lan/ key/mousNet/CM570/G06 - 19 шт.

Проектор ACER – 1 шт.

Стенд сервисного обслуживания - 1 шт.

Комплекты компьютерных комплектующих - 15 комп.

Принтер Canon LBP810 - 1 шт.

Принтер HPLJ1000 – 1 шт.

Программное обеспечение: ОС Windows 10, Microsoft Office.

Раздаточный материал: тестовые задания, индивидуальные карточки, дидактический материал по разделам и темам программы.

3.2. Информационное обеспечение обучения

Основные источники:

1. Архитектура ЭВМ и вычислительные системы: учебник / В.В. Степина. — М.: КУРС: ИНФРА-М, 2024. — 384 с. — (Среднее профессиональное образование). - Режим доступа: <http://znanium.com/catalog/product/942816>

2. Архитектура ЭВМ: учеб. пособие / В.Д. Колдаев, С.А. Лупин. — М. : ИД «ФОРУМ» : ИНФРА-М, 2022. — 383 с. — (Среднее профессиональное образование). - Режим доступа: <http://znanium.com/catalog/product/912831>

3. Основы архитектуры, устройство и функционирование вычислительных систем: Учебник / В.В. Степина. — М.: КУРС: ИНФРА-М, 2025. — 288 с. — (Среднее профессиональное образование) - Режим доступа: <http://znanium.com/catalog/product/948678>

4. Вычислительная техника: учеб. пособие / Т.Л. Партыка, И.И. Попов. — 3-е изд., перераб. и доп. — М. : ФОРУМ : ИНФРА-М, 2022. — 445 с. — (Среднее профессиональное образование). - Режим доступа: <http://znanium.com/catalog/product/941709>

5. Технические средства информатизации: учебник / В.П. Зверева, А.В. Назаров. - М.: КУРС: ИНФРА-М, 2023. - 248 с. - (Среднее профессиональное образование) - Режим доступа: <http://znanium.com/catalog/product/942228>

Дополнительные источники:

1. Архитектура ЭВМ и вычислительных систем: Учебник / Максимов Н.В., Партыка Т.Л., Попов И.И., - 5-е изд., перераб. и доп. - М.:Форум, НИЦ ИНФРА-М, 2016. - 512 с.: 60х90 1/16. - (Профессиональное образование) ISBN 978-5-91134-742-0 - Режим доступа: <http://znanium.com/catalog/product/552537>

2. Новожилов, О. П. Архитектура ЭВМ и систем : учебное пособие для бакалавров / О. П. Новожилов. — Москва : Издательство Юрайт, 2018. — 527 с. — (Серия : Бакалавр. Академический курс).

Интернет ресурсы:

1. Википедия – Свободная энциклопедия [Электронный ресурс] – режим доступа: <http://ru.wikipedia.org> (2001-2019)

2. Нетбуки. Планшеты. Сенсорные телефоны. Мобильные компьютеры. Гаджеты. Обзоры устройств. Технологии [Электронный ресурс] – режим доступа: <http://hi-tech.mail.ru> (1999-2019)

3. Оперативные новости, обзоры и тестирования компьютеров, видеокарт, процессоров, материнских плат, памяти и принтеров, цифровых фотоаппаратов и видеокамер, смартфонов и планшетов, мониторов и проекторов [Электронный ресурс] – режим доступа: <http://www.ixbt.com> (1997-2019)

4. Электронно-библиотечная система. [Электронный ресурс] – режим доступа: <http://znanium.com/> (2002-2019)

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Контроль и оценка результатов освоения дисциплины осуществляется преподавателем в процессе проведения практических занятий и лабораторных работ, тестирования, а также выполнения студентами индивидуальных заданий.

Результаты обучения (освоенные умения, усвоенные знания)	Критерии оценки	Формы и методы контроля и оценки результатов обучения
Умения:		
- получать информацию о параметрах компьютерной системы;	«Отлично» - теоретическое содержание курса освоено полностью, без пробелов, умения сформированы, все предусмотренные программой учебные задания выполнены, качество их выполнения оценено высоко.	Наблюдение за выполнением практического задания № 3. Оценка выполнения практического задания № 3.
- подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы;		Наблюдение за выполнением лабораторных работ № 1,2. Оценка выполнения лабораторных работ № 1,2.
- производить установку и настройку программного обеспечения компьютерных систем.		Наблюдение за выполнением лабораторных работ № 3,4. Оценка выполнения лабораторных работ № 3,4.
- составлять основные программы на языке Ассемблера для процессора;		Наблюдение за выполнением практических заданий № 5-9. Оценка выполнения практических заданий № 5-9.
Знания:		
- базовые понятия и основные принципы построения архитектур вычислительных систем;	«Удовлетворительно» - теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые умения работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые из выполненных заданий содержат ошибки.	Оценка выполнения тестовых заданий по темам 1.1-1.3 Оценка отчетов по выполнению практических заданий № 1-4
- типы вычислительных систем и их архитектурные особенности;		Оценка выполнения тестовых заданий по темам 3.1-3.2 Оценка защиты творческой работы по теме «Процессоры нетрадиционной архитектуры»
- организацию и принцип работы основных логических блоков компьютерных систем;		Оценка выполнения тестовых заданий по темам 2.1-2.3
- процессы обработки информации на всех уровнях компьютерных архитектур;		Оценка выполнения тестовых заданий по теме 2.4
«Неудовлетворительно» -		

- основные компоненты программного обеспечения компьютерных систем;	теоретическое содержание курса не освоено, необходимые умения не сформированы, выполненные учебные задания содержат грубые ошибки.	Оценка выполнения тестовых заданий по темам 2.5, 5.2 Оценка отчетов по выполнению практических заданий № 5-9 Оценка отчетов по выполнению лабораторных работ № 3,4
- основные принципы управления ресурсами и организации доступа к этим ресурсам;		Оценка выполнения индивидуального задания по теме 1.4 Оценка отчетов по выполнению практического задания № 3
- состав персонального компьютера;		Оценка выполнения тестовых заданий по темам 4.1-4.3 Оценка отчетов по выполнению практического задания № 10